

## 概要

CL12521IP340は、24ビットのRGBデータのLVCMOS並列データを3-チャンネル x2のmini-LVDS直列データに変換します。また、クロック信号もトランスミッタPLL回路で位相調整され1-チャンネルのmini-LVDSデータに変換します。CL12521IP340は、ピン入力(R\_F)により立上りまたは立下りエッジを選択できるようなクロック・エッジ・プログラマブルを採用しています。クロック周波数340MHz時、24ビットのRGBデータは、mini-LVDSデータ1-チャンネルあたり680Mbpsで伝送されます。CL12521IP340トランスミッタはバス幅が広く高速なCMOSインターフェースで問題となっているEMIやケーブルサイズを解決するには理想的です。

## 特徴

- 入力クロック周波数 20MHz~85MHz (max: 112MHz) 対応
- 出力クロック周波数 80MHz~340MHz (max: 448MHz)  
出力データ伝送レート 160Mbps~680Mbps (max: 896Mbps)
- 3.3V (Option : 2.5 / 2.8V) 電源 (Option : 1 / 1.2 / 1.5 / 1.8V ロジック部/レベルシフタ)
- クロック・エッジ・プログラマブル
- VGA, SVGA, XGA, SXGA, SXGA 以上の高解像度をサポート
- バス幅の低減によりケーブルを小型化可能
- PLL 外付け部品内蔵
- 消費電流を低減するパワー・ダウンモード
- 低EMIを実現する±200mV 差動信号振幅
- mini-LVDS 方式

## ブロック図

