

## 概要

CL12602IP340は3-チャンネルのLVDS直列データを24ビットのLVCMOS並列データへデータ復元する高速レシーバです。CL12602IP340レシーバはバス幅が広く高速なCMOSインターフェースで問題となっているEMIやケーブルサイズを解決するには理想的です。

## 特徴

- 入力クロック周波数 80MHz~340MHz (max: 448MHz)  
入力データ伝送レート 160Mbps~680Mbps (max: 896Mbps)
- 出力クロック周波数 20MHz~85MHz (max: 112MHz) 対応
- 3.3V (Option : 2.5 / 2.8V) 電源 (Option : 1.0 / 1.2 / 1.8V ロジック部/レベルシフタ)
- バス幅の低減によりケーブルを小型化可能
- 消費電源を低減するパワー・ダウンモード
- 全ての差動入力にフェイル・セーフ機能をサポート
- LVDS DDR 方式

## ブロック図

