

概要

CL12604IP85 は4チャンネルの LVDS 直列データを 28 ビットの LVCMOS 並列データへデータ復元する高速レシーバです。CL12604IP85 レシーバはバス幅が広く高速な CMOS インタフェースで問題となっている EMI やケーブルサイズを解決するには理想的です。

特徴

- 入力クロック周波数 20MHz~85MHz (max: 135MHz)
入力データ伝送レート 140Mbps~595Mbps (max: 945Mbps)
- 出力クロック周波数 20MHz~85MHz (max: 135MHz) 対応
- 3.3V (Option : 2.5 / 2.8V) 電源 (Option : 1.0 / 1.2 / 1.8V ロジック部 / レベルシフタ)
- 立下りエッジ・データ・ストロブ・レシーバ
- バス幅の低減によりケーブルを小型化可能
- PLL 外付け部品内蔵
- 消費電源を低減するパワー・ダウンモード
- 低 EMI を実現する 200mV 差動信号振幅入力
- 全ての差動入力にフェイル・セーフ機能をサポート

ブロック図

