

## 概要

CL12614IP85 は 3/4/5-チャンネルの sub-LVDS 直列データを 21/28/35 ビットの LVCMOS 並列データへデータ復元する高速レシーバです。CL12614IP85 は、ピン入力 (R\_F) により立上りまたは立下りエッジを選択できるようクロック・エッジ・プログラマブルを採用しています。CL12614IP85 レシーバはバス幅が広く高速な CMOS インタフェースで問題となっている EMI やケーブルサイズを解決するには理想的です。

## 特徴

- クロック周波数 20MHz~85MHz 対応
- 3.3V (Option : 1.2 / 1.8 / 2.5 / 2.8V) 電源 (Option : 1.0 / 1.2 / 1.8V ロジック部 / レベルシフタ)
- 立下りエッジ・データ・ストロブ・レシーバ
- バス幅の低減によりケーブル、コネクタを小型化可能
- PLL 外付け部品内蔵
- 消費電源を低減するパワー・ダウンモード
- 全ての差動入力にフェイル・セーフ機能をサポート

## ブロック図

