A world map in a light brown color serves as the background for the slide. The map shows the continents of North America, South America, Europe, Africa, Asia, and Australia. In the top left corner, there is a logo consisting of the word "CURIOUS" in a bold, green, sans-serif font, enclosed within a green rounded rectangular border.

CURIOUS

キュリアス株式会社

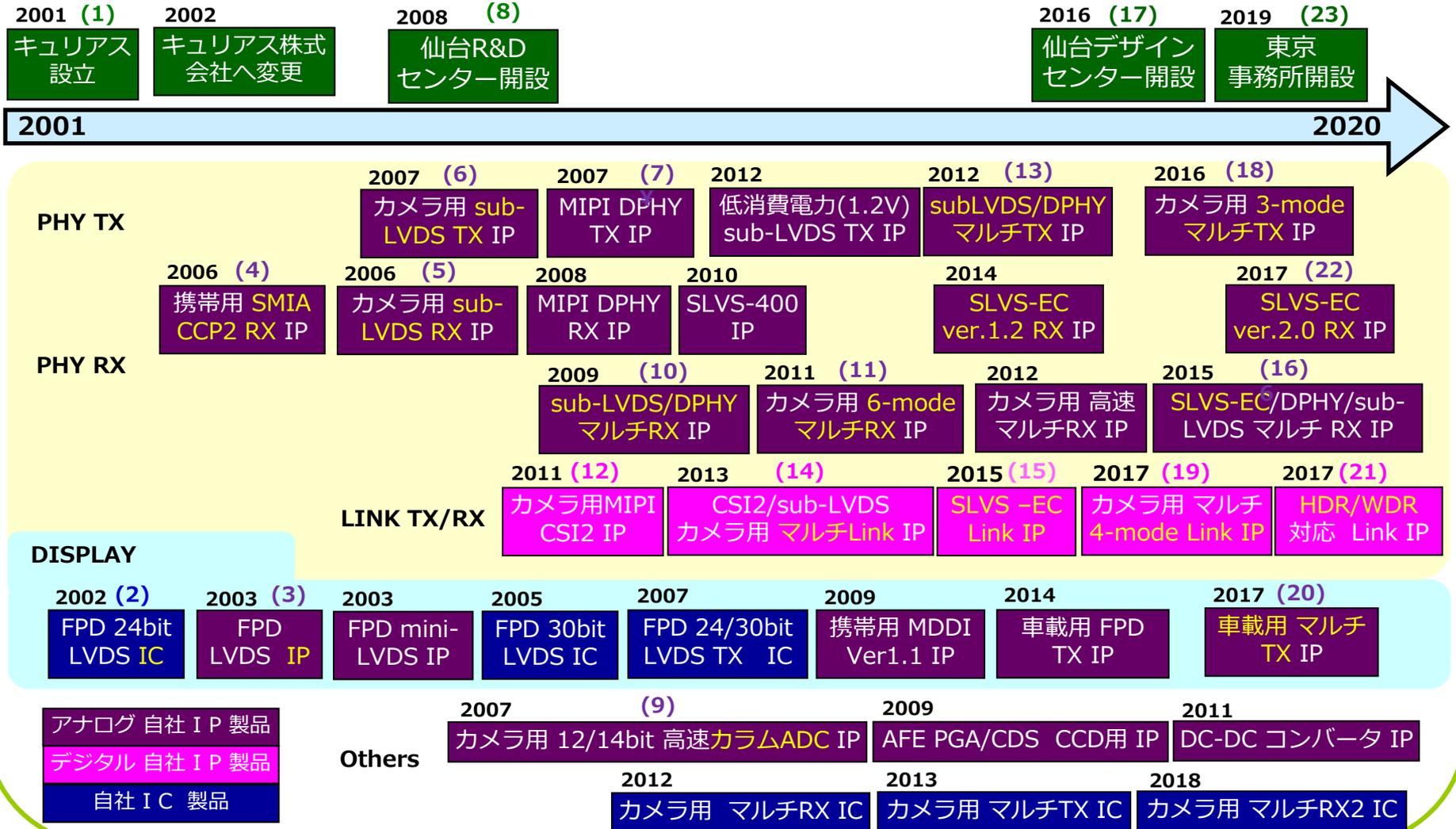
— 会社紹介 —

沿革

キュリアス株式会社は、アナログ製品の開発・設計に特化したIP&ファブレス設計会社として2001年7月に岩手県一関市で設立をいたしました。主に産業用、民生用カメラなどCMOSイメージセンサーやフラットディスプレイのアプリケーション分野において、高速インターフェイスの設計を中心にIP及びICとしてお客様にご提供しており、現在では国内外から高く評価され多くの実績がございます。

- | | |
|----------|---------------------|
| 2001年7月 | 岩手県一関市にキュリアス株式会社設立 |
| 2008年1月 | 宮城県仙台市に仙台R&Dセンター開設 |
| 2016年7月 | 宮城県仙台市に仙台デザインセンター開設 |
| 2019年10月 | 資本金1千万円を1億6千万円に増資 |
| 2019年11月 | 東京都千代田区に東京事務所開設 |

沿革



拠点

東京オフィス

東京千代田区神田

地下鉄 淡路町駅/ 小川町駅 徒歩1分

JR線 神田駅 / 秋葉原駅 / 御茶ノ水駅 徒歩10分

岩手 一関 本社

東北新幹線

東京～一関 東北新幹線(はやて・はやぶさ) 約2時間10分

東京～一関 東北新幹線(やまびこ) 約2時間40分

宮城 仙台デザインセンター

東北新幹線 & 地下鉄

東京～仙台 新幹線(はやて) 約1時間30分

仙台～北四番丁 地下鉄 約5分

宮城 仙台 R&D センター

東北新幹線 & 地下鉄

東京～仙台 新幹線(はやて) 約1時間30分

仙台～泉中央 地下鉄 約15分

泉中央駅 徒歩5分

協力会社(シンガポール)

CURIOUS TEK PTE. LTD.

飛行機 & 地下鉄

Changi Airport～Mattar 地下鉄 約40分

Mattar駅 徒歩13分



ビジネス・モデル（事業別）

I P ライセンス

**カスタム I P / I C
(ASIP/ASIC)**

事業内容

I C 製品

ボード製品

ビジネス・モデル（製品分野）

◆ 製品の分類 ◆

ディスプレイ・インターフェイス アプリケーション



LVDS / mini-LVDS
MIPI(D-PHY)
FPD-link / MIPI(DSI)

カメラ・インターフェイス アプリケーション



MIPI(D-PHY, C-PHY)
SLVS-EC / sub-LVDS
MIPI(CSI2, CSI3)

イメージ・キャプチャ アプリケーション



カメラ A/D コンバータ
AFE / V-Driver
ISP, Video Decoder

IP ライセンス

◆ マルチインターフェイス IP

カメラ用PHY: MIPI(D-PHY,C-PHY), sub-LVDS(シリアル・パラレル), SLVS(EC,400,200), HiSPi
FPD用PHY: LVDS, mini-LVDS, MIPI(D-PHY) など
カメラ用LINK: MIPI(CSI2,CSI3), sub-LVDS(8/10/12/14/16bit, シリアル/パラレル), SLVS-EC, HiSPi など

◆ カメラ用インターフェイス IP

PHY: sub-LVDS(シリアル/パラレル), MIPI(D-PHY,C-PHY), SLVS(EC,400,200), HiSPi など
LINK: MIPI(CSI2,CSI3), sub-LVDS(8/10/12/14/16bit, シリアル/パラレル), SLVS-EC, HiSPi など

◆ ディスプレイ (液晶/プラズマ) 用インターフェイス IP

PHY: MIPI(D-PHY), mini-LVDS, LVDS, RSDS など
LINK: MIPI(DSI), FPD-link, DDR Format など

◆ イメージセンサ&アナログ IP

イメージセンサ: カラムADC, センスアンプ, ランプ発生, OBクランプ, CDS, PGA
アナログ: DC-DCコンバータ, LDO, PLL/DLL, ADC, DAC, バイアス(BGRリファレンス) など

◆ デジタル IP

ISP, LINK層(コントローラ), SyncCode検出, ビデオ・コーデック, HDR/WDR, 魚眼カメラなど

URL: http://www.curious-jp.com/en/ip_if_camera.html
http://www.curious-jp.com/en/ip_if_fpd.html

IP ライセンス

◆ カメラ マルチ (コンボ) ISP側インターフェイスIP

Product Name	Input Interface	Output Interface	Maximum Frequency	TX/RX Lane	Process Name	Process Node	Status
CL12842 Series	SLVS-EC MIPI D-PHY HiSPi SLVS sub-LVDS CMOS1.8V	CMOS	5.0/2.304Gbps 4.5/2.5/1.5/1Gbps 1Gbps/700Mbps 1Gbps/700Mbps 1Gbps/650Mbps 200/170/150MHz	RX 4-Lane 8-Lane 12-Lane 16-Lane	TSMC UMC Samsung GF	14 16 22 28 40	Available
CL12684 Series	MIPI D-PHY HiSPi SLVS sub-LVDS LVDS miniLVDS CMOS1.8V	CMOS	1.5/1.0Gbps 1Gbps/700Mbps 1Gbps/700Mbps 1Gbps/650Mbps 1Gbps 1Gbps 200/170/150MHz	RX 4-Lane 8-Lane 12-Lane 16-Lane	TSMC UMC SMIC TPSCo	28 40 55 65 110 180	Available

Other IPs:

URL: http://www.curious-jp.com/ip_if_camera.html

IP ライセンス

◆ カメラ センサー側インターフェイスIP

Product Name	Input Interface	Output Interface	Maximum Frequency	TX/RX Lane	Process Name	Process Node	Status
CL12821 Series	CMOS	SLVS-xx D-PHY	2.304Gbps 2.5Gbps	TX 4-Lane 8-Lane 16-Lane 24-Lane 32-Lane	TPSCo TSMC	65 90	Available
CL12661 Series	CMOS	D-PHY sub-LVDS	2.5Gbps 1.0Gbps	TX 4-Lane 8-Lane	TSMC TPSCo	28 65	Available
CL12631 Series	CMOS	D-PHY	2.5Gbps 1.5Gbps 1.0Gbps	TX 4-Lane 8-Lane	UMC TPSCo	55 65	Available

Other IPs:

URL: http://www.curious-jp.com/ip_if_camera.html

IP ライセンス

◆ 車載用 インターフェイスIP

Product Name	Input Interface	Output Interface	Maximum Frequency	TX/RX Lane	Process Name	Process Node	Status
CL12661 Series	CMOS	MIPI D-PHY LVDS	1.5/1.0Gbps 1Gbps	TX 10-Lane	GF	40	Available
CL12631 Series	CMOS	MIPI D-PHY	1.5/1.0Gbps	TX 2-Lane 4-Lane	TSMC TPSCo	40 65	Available
CL12451 Series	CMOS	LVDS FPD-link	350Mbps (50MHz)	TX 4-Lane 5-Lane	UMC FUJITSU	55 180 350	Available

IC 製品

◆ インターフェイス IC (カメラ用)

Product Name	Input Interface	Output Interface	Maximum Frequency	TX/RX Lane	Package	Status
CL12661 Series	LVDS	D-PHY v.1-2 Sub-LVDS	2.5Gbps 800Mbps	TX 4-Lane	LFBGA 400-pin 	Sample Out
CL12842 Series	SLVS-EC ver.1.2 D-PHY v.1-2 HiSPi sub-LVDS CMOS1.8V,etc	CMOS1.8V LVDS	2.304Gbps 2.5Gbps 700Mbps 650Mbps 150MHz	RX 4-Lane	LFBGA 400-pin 	Sample Out
CL12684 Series	D-PHY/HiSPi sub-LVDS LVDS, miniLVDS CMOS1.8V,etc	CMOS1.8V LVDS	1.0Gbps 650Mbps 1.0Gbps 150MHz	RX 4-Lane	LQFP 144-pin 	Sample Out
CL12683 Series	CMOS1.8V	D-PHY/HiSPi sub-LVDS LVDS, miniLVDS CMOS1.8V,etc	1.0Gbps 650Mbps 1.0Gbps 150MHz	TX 4-Lane	LQFP 144-pin 	Sample Out

IPの評価またはIP搭載製品の対向テストデバイス用途に対応します。

お問い合わせ先

弊社 IP製品などに関する詳細情報などにつきましては
下記メールアドレスまでお問い合わせください：

curious.info@curious-jp.com

A world map in a light brown color serves as the background for the slide. The map is centered and shows the outlines of the continents. In the top left corner, there is a logo consisting of the word "CURIOUS" in a bold, green, sans-serif font, enclosed within a green rectangular border with rounded corners. The main title "キュリアス株式会社" is written in a large, bold, green font across the center of the map. Below this, a white rounded rectangular box with a green border contains the text "有難う御座いました" in a bold, blue font. At the bottom of the slide, there are two pieces of text: "Rev.3.12" on the left and "13" on the right, both in a black font.

CURIOUS

キュリアス株式会社

有難う御座いました