

概要

CL11012IP650 は sub-LVDS レシーバアンプで高いデータ伝送を低消費電力で実現するアプリケーションに最適です。 CL11012IP650 はミニ低電圧差動信号(sub-LVDS)技術を採用し最大 650Mbps のデータ伝送をサポートします。CL11012IP650 は低電圧(150mV:標準)の差動信号を受信し CMOS レベルに変換します。

特徴

- 最大 650Mbps の転送レート
- 2.8/3.3V 単一電源 (Option : 1.0/1.2/1.8V ロジック部/レベルシフタ)
- SMIA CCP Class 0-2 および MIPI CSI 準拠
- 全ての差動入力にフェイル・セーフ機能をサポート
- 消費電源を低減するパワー・ダウンモード $\sim 1\mu A$

ブロック図

