

## 概要

CL11033IP2000はMIPI-DPHY ドライバ&レシーバアンプで携帯カメラモジュールからベースバンドプロセッサ、およびベースバンドプロセッサから液晶パネルへの接続の手段として理想的です。CL11033IP2000はMIPI-DPHY仕様を採用し高速モードで最大2Gbpsのデータ伝送をサポートします。また、高速モードの差動ドライバ出力の振幅は代表値で200mVと小さく低EMIを実現します。

## 特徴

- MIPI Alliance Specification for DPHY v1.00.00 準拠
- 最大2Gbpsの転送レート
- 1.2V 単一電源 (Option : 1.5 / 1.8 / 2.8 / 3.3V)
- 低EMIを実現する200mV 差動電圧振幅信号
- 消費電流を低減するパワー・ダウンモード  $\sim 1\mu\text{A}$

## ブロック図

