

概要

CL11063IP1000 は、モード切り替えによる sub-LVDS と MIPI-DPHY のマルチドライバ&レシーバアンプで高いデータ伝送を低消費電力で実現するアプリケーションに最適です。 CL11063IP1000 は低電圧差動信号技術を採用し最大 1Gbps のデータ伝送をサポートします。

特徴

- 最大 1Gbps の転送レート (sub-LVDS 時は最大 680Mbps)
- SMIA CCP Class0,1,2 準拠 / MIPI-DPHY Ver.1.00.00 準拠
- 1.2/1.8V 電源 (Option : 1.8V 単一電源) (Option : 1.0 / 1.2V ロジック部/レベルシフタ)
- 低 EMI を実現する $\pm 150/200\text{mV}$ 差動電圧振幅信号

ブロック図

