

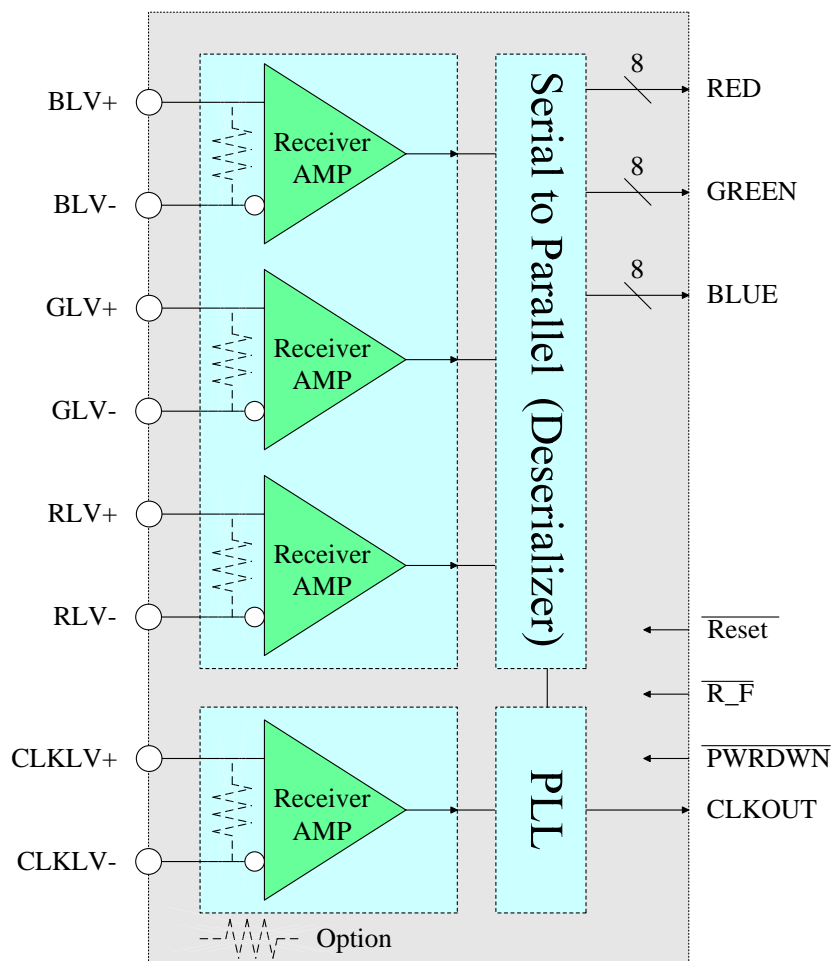
概要

CL12512A340は3チャンネルのmini-LVDS直列データを24ビット(各8ビット計24ビットのRGBデータ)のLVCMOS並列データへデータ復元する高速レシーバです。CL12512A340レシーバはバス幅が広く高速なCMOSインターフェースで問題となっているEMIやケーブルサイズを解決するには理想的です。

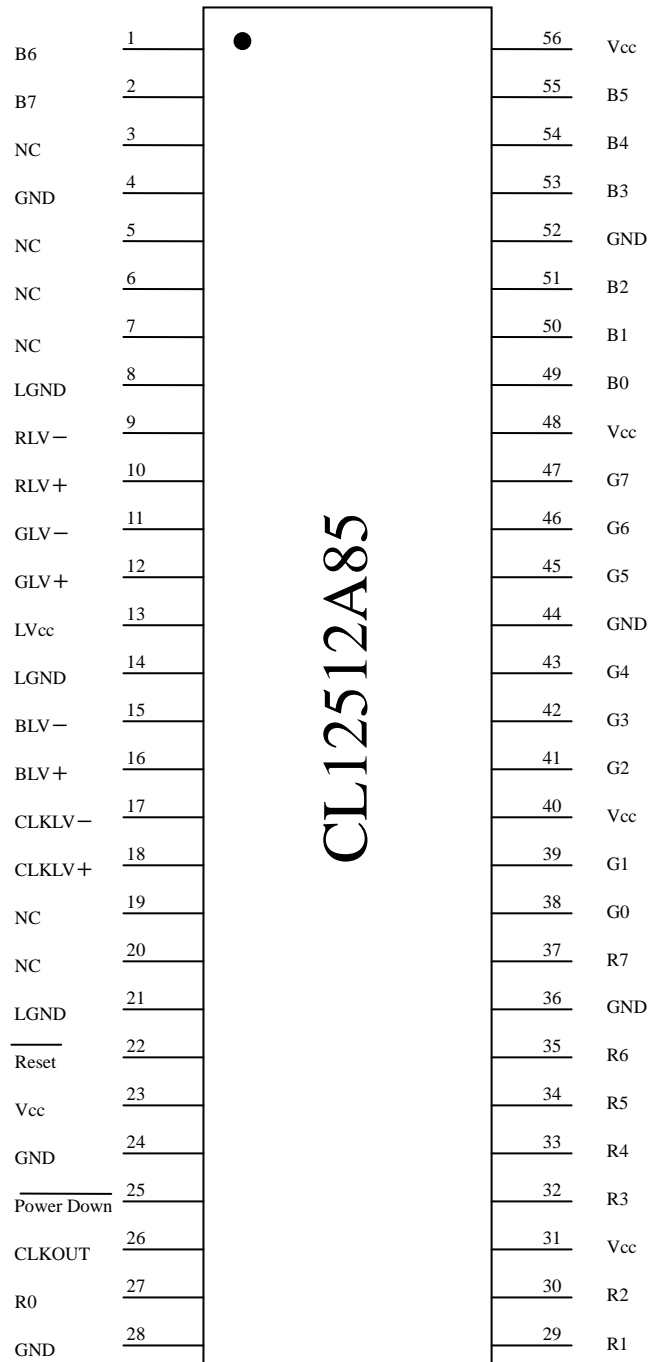
特徴

- 入力クロック周波数 80MHz~340MHz 入力データ伝送レート 160Mbps~680Mbps
- 出力クロック周波数 20MHz~85MHz 対応
- 3.3V 単一電源
- VGA, SVGA, XGA, SXGA, SXGA 以上の高解像度をサポート
- バス幅の低減によりケーブル。コネクタを小型化可能
- 消費電源を低減するパワー・ダウンモード
- 高密度実装を可能にする 56ピン TSSOP パッケージ
- mini-LVDS 方式

ブロック図



端子配列



端子説明

端子名称	端子数	I/O	端子機能
R,G,B<7:0>	24	OUT	LVC MOS データ出力
RLV,GLV,BLV+	3	IN	正相 mini-LVDS 差動データ入力
RLV,GLV,BLV-	3	IN	逆相 mini-LVDS 差動データ入力
CLKOUT	1	OUT	LVC MOS レベル クロック出力
CLKLV+	1	IN	正相 mini-LVDS 差動クロック入力
CLKLV-	1	IN	逆相 mini-LVDS 差動クロック入力
$\overline{\text{Power Down}}$	1	IN	H: ノーマル動作 L: パワーダウン(全出力プルダウン)
$\overline{\text{Reset}}$	1	IN	リセット入力 H: ノーマル動作, L: オール “L” 出力
Vcc / GND	3/5	IN	電源/グランド LVC MOS 出力用
mini-LVDS Vcc / GND	2/4	IN	電源/グランド mini-LVDS 入力用