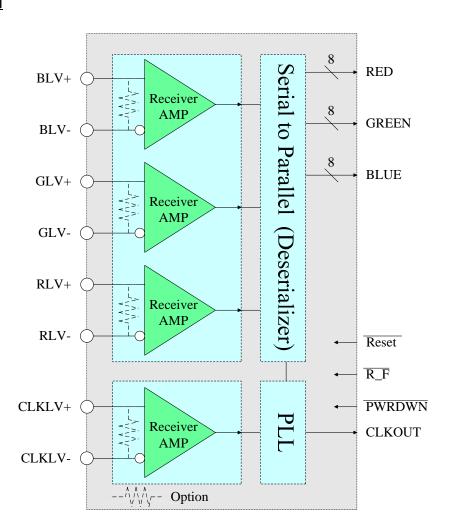
#### 概要

CL12512A340 は 3-チャンネルの mini-LVDS 直列データを 24 ビット(各 8 ビット計 24 ビットの RGB データ)の LVCMOS 並列データヘデータ復元する高速レシーバです。CL12512A340 レシーバはバ ス幅が広く高速なCMOSインターフェースで問題となっているEMIやケーブルサイズを解決する には理想的です。

#### 特徴

- 入力クロック周波数 80MHz~340MHz 入力データ伝送レート 160Mbps~680Mbps
- 出力クロック周波数 20MHz~85MHz 対応
- 3.3V 単一電源
- VGA, SVGA, XGA, SXGA, SXGA 以上の高解像度をサポート
- バス幅の低減によりケーブル。コネクタを小型化可能
- 消費電源を低減するパワー・ダウンモード
- 高密度実装を可能にする 56 ピン TSSOP パッケージ
- mini-LVDS 方式

### ブロック図





## 端子配列

			1	
В6	1	•	56	Vcc
В7	2		55	B5
NC	3		54	B4
GND	4		53	В3
NC	5		52	GND
NC	6		51	B2
NC	7		50	B1
LGND	8		49	B0
RLV-	9		48	Vcc
RLV+	10		47_	G7
GLV-	11	$\boldsymbol{\mathcal{N}}$	46	G6
GLV+	12	12A85	45	G5
LVcc	13	2 t	44	GND
LGND	14		43	G4
BLV-	15	251	42	G3
BLV+	16	<u> </u>	41	G2
CLKLV-	17		40	Vcc
CLKLV+	18		39	G1
NC	19		38	G0
NC	20		37	R7
LGND	21		36	GND
Reset	22		35	R6
Vcc	23		34	R5
GND	24		33	R4
Power Down	25		32	R3
CLKOUT	26		31	Vcc
R0	27		30	R2
GND	28		29	R1

 キュリアス株式会社
 2
 Rev. 1.00



# <u>端子説明</u>

端子名称	端子数	I/O	端子機能
R,G,B<7:0>	24	OUT	LVCMOS データ出力
RLV,GLV,BLV+	3	IN	正相 mini-LVDS 差動データ入力
RLV,GLV,BLV-	3	IN	逆相 mini-LVDS 差動データ入力
CLKOUT	1	OUT	LVCMOS レベル クロック出力
CLKLV+	1	IN	正相 mini-LVDS 差動クロック入力
CLKLV-	1	IN	逆相 mini-LVDS 差動クロック入力
Power Down	1	IN	H:ノーマル動作
rowel Dowli			L:パワーダウン(全出力プルダウン)
Reset	1	IN	リセット入力
Reset			H:ノーマル動作, L:オール "L" 出力
Vcc / GND	3/5	IN	電源/グランド LVCMOS 出力用
mini-LVDS Vcc / GND	2/4	IN	電源/グランド mini-LVDS 入力用