

**概要**

CL12612IP340 は 3/4/5/6-チャンネルの sub-LVDS 直列データを 24/32/40/48 ビットデータの LVC MOS 並列データへデータ復元する高速レシーバです。CL12612IP340 レシーバはバス幅が広く高速な CMOS インターフェースで問題となっている EMI やケーブルサイズを解決するには理想的です。

**特徴**

- 入力クロック周波数 80MHz~340MHz 入力データ伝送レート 160Mbps~680Mbps
- 出力クロック周波数 20MHz~85MHz 対応
- 1.8V (Option : 2.5 / 2.8 / 3.3V) 電源 (Option : 1.0 / 1.2 / 1.8V ロジック部 / レベルシフト)
- バス幅の低減によりケーブル、コネクタを小型化可能
- 消費電源を低減するパワー・ダウンモード
- sub-LVDS DDR 方式

**ブロック図**

