

概要

CL12616IP325 は sub-LVDS 並列レシーバで高いデータ伝送を低消費電力で実現するアプリケーションに最適です。 CL12616IP325 はミニ低電圧差動信号(sub-LVDS)技術を採用し最大 650Mbps のデータ伝送をサポートします。 CL12616IP325 は低電圧 (150mV:標準) の差動信号を受信し LVCMOS レベルに変換します。

特徴

- 最大 325MHz/650Mbps の転送レート
- 1.8V 単一電源 or 2.8/3.3V 電源 (Option : 1.0 / 1.2V ロジック部/レベルシフタ)
- SMIA CCP Class 0-2 および MIPI CSI 準拠
- 消費電源を低減するパワー・ダウンモード $\sim 1\mu A$

ブロック図

