

## 概要

CL12631IP1000 は、MIPI-DPHY トランスミッタで各チャンネルの 8 ビットの CMOS 並列データ (~125MHz) を MIPI-DPHY 規格の直列 クロック/データストリーム (~1Gbps) に変換します。また、差動ドライバ出力の振幅は 200mV と小さく低 EMI を実現します。

## 特徴

- 入力クロック周波数 20MHz~125MHz (max: 250MHz) 対応
- 出力クロック周波数 80MHz~500MHz (max: 1GHz)
  - 両エッジ： 出力データ伝送レート 160Mbps~1Gbps (max: 2Gbps)
  - 片エッジ： 出力データ伝送レート 80Mbps~500Mbps (max: 1Gbps)
- MIPI Alliance Specification for DPHY v1.00.00 準拠
- 1.2V 単一電源 (Option : 1.5 / 1.8 / 2.8 / 3.3V )
- 低 EMI を実現する ±200mV 差動電圧振幅信号
- 最大ポート数 クロック：1-port/データ：1~4-port
- PLL / Escape Mode 回路 オプション (Lane Control回路は含まない)

## ブロック図

